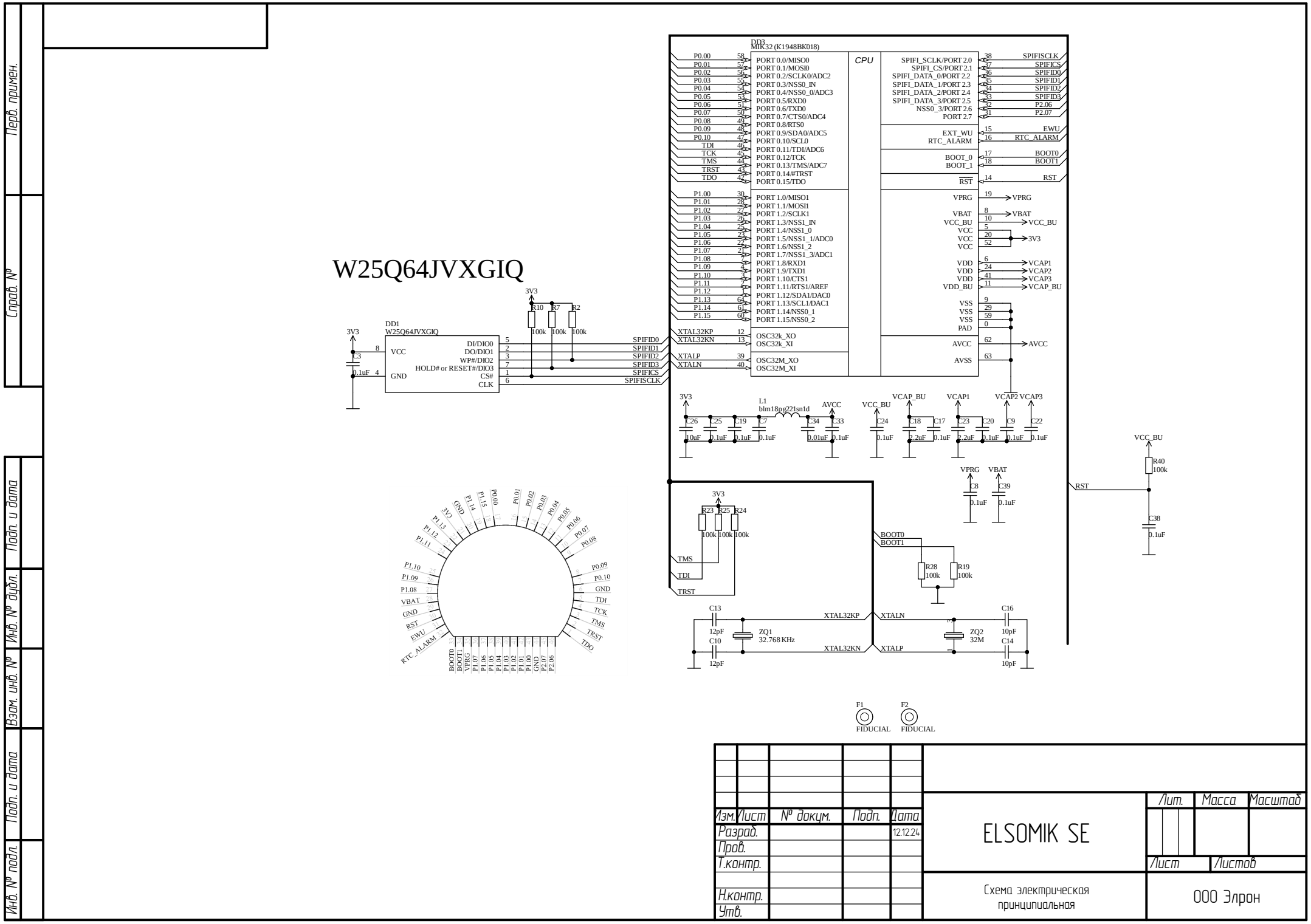
W25Q64JVXGIQ
DD3
MK32 (K1948BK018)
CPU
DD1
W25Q64JVXGIQ
3V3
R10 100k
R7 100k
R2 100k
C3 0.1uF
VCC
GND
HOLD# or RESET#/DIO3
DI/DIO0
DO/DIO1
WP#/DIO2
CS#
CLK
SPIFID0
SPIFID1
SPIFID2
SPIFID3
SPIFICS
SPIFISCLK
XTAL32KP
XTAL32KN
XTALP
XTALN
OSC32k_XO
OSC32k_XI
OSC32M_XO
OSC32M_XI
PORT 0.0/MISO0
PORT 0.1/MOSI0
PORT 0.2/SCLK0/ADC2
PORT 0.3/NSS0_IN
PORT 0.4/NSS0_0/ADC3
PORT 0.5/RXD0
PORT 0.6/TXD0
PORT 0.7/CTS0/ADC4
PORT 0.8/RTS0
PORT 0.9/SDA0/ADC5
PORT 0.10/SCL0
PORT 0.11/TDI/ADC6
PORT 0.12/TCK
PORT 0.13/TMS/ADC7
PORT 0.14/#TRST
PORT 0.15/TDO
PORT 1.0/MISO1
PORT 1.1/MOSI1
PORT 1.2/SCLK1
PORT 1.3/NSS1_IN
PORT 1.4/NSS1_0
PORT 1.5/NSS1_1/ADC0
PORT 1.6/NSS1_2
PORT 1.7/NSS1_3/ADC1
PORT 1.8/RXD1
PORT 1.9/TXD1
PORT 1.10/CTS1
PORT 1.11/RTS1/AREF
PORT 1.12/SDA1/DAC0
PORT 1.13/SCL1/DAC1
PORT 1.14/NSS0_1
PORT 1.15/NSS0_2
SPIFI_SCLK/PORT 2.0
SPIFI_CS/PORT 2.1
SPIFI_DATA_0/PORT 2.2
SPIFI_DATA_1/PORT 2.3
SPIFI_DATA_2/PORT 2.4
SPIFI_DATA_3/PORT 2.5
NSS0_3/PORT 2.6
PORT 2.7
EXT_WU
RTC_ALARM
BOOT_0
BOOT_1
RST
VPRG
VBAT
VCC_BU
VCC
3V3
VDD
VCAP1
VCAP2
VCAP3
VDD_BU
VCAP_BU
VSS
PAD
AVCC
AVSS
L1
blm18pg221sn1d
C26 10uF
C25 0.1uF
C19 0.1uF
C7 0.1uF
C34 0.01uF
C33 0.1uF
C24 0.1uF
C18 2.2uF
C17 0.1uF
C23 2.2uF
C20 0.1uF
C9 0.1uF
C22 0.1uF
C8 0.1uF
C39 0.1uF
R40 100k
C38 0.1uF
R23 100k
R25 100k
R24 100k
TMS
TDI
TRST
BOOT0
BOOT1
R28 100k
R19 100k
C13 12pF
C10 12pF
ZQ1 32.768 KHz
ZQ2 32M
C16 10pF
C14 10pF
F1 FIDUCIAL
F2 FIDUCIAL
Перв. примен.
Справ. №
Подп. и дата
Инв. № дубл.
Взам. инв. №
Подп. и дата
Инв. № подл.
Изм. Лист № докум. Подп. Дата
Разраб. 12.12.24
Пров.
Т.контр.
Н.контр.
Утв.
ELSOMIK SE
Схема электрическая принципиальная
Лит. Масса Масштаб
Лист Листов
ООО Элрон